

gennaio 2016 (28)

22 dicembre 2016

$[r]_n$  classe di resto  $r$  modulo  $n$   $0 \leq r \leq n-1$

insieme degli interi relativi che divisi per  $n$  danno resto  $r$

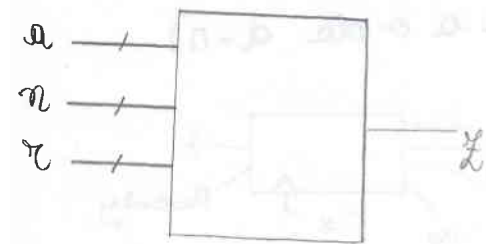
Teorema Fondamentale dell'aritmetica

$$r = \underset{\substack{\text{divisore} \\ |}}{q} \cdot \underset{\substack{\text{quoziente} \\ \text{dividendo}}}{n} + r \quad \text{resto}$$

$$[3]_4 = \{ \dots, -13, -9, -5, -1, 3, 7, 11, 15, \dots \}$$

$$q = \{ \dots, -4, -3, -2, -1, 0, 1, 2, 3, \dots \}$$

La distanza tra due elementi consecutivi di questo insieme è  $a$ .  
 Progettare la macchina sequenziale che, dati in ingresso  $a \geq 0, n > 0, 0 \leq r \leq n-1, r \in \mathbb{R}_n = \{0, \dots, n-1\}$ , da' in uscita



$$z = \begin{cases} 0 & \text{se } a \notin [r]_n \\ 1 & \text{altrimenti} \end{cases}$$

1 bit

→ se  $a=9, n=4, r=3$  esce 1  
 → se  $a=13, n=4, r=3$  esce 0

La macchina deve essere implementata usando le ALU

Idea: sottrarre ripetutamente  $n$  da  $a$ , fin quando non si ha  $a < n$ ; a questo punto, se  $a \equiv r \pmod{n}$  e'  $z=1$ , altrimenti  $z=0$

t	$\alpha$	$\alpha - a$
0	13 (=a)	9 $\notin \mathbb{R}_4$
1	9	5
2	5	1 $\in \mathbb{R}_4$

→ devo controllare  $a \geq r$

a variabile di appoggio

$$a \in [3]_4 \Leftrightarrow \alpha \in \mathbb{R}_4 \wedge \alpha = 3$$

dal momento che  $1 \neq 3$  deduciamo che  $13 \notin [3]_4$

t	$\alpha$	$\alpha - a$
0	19	15
1	15	11
2	11	7
3	7	3 = r

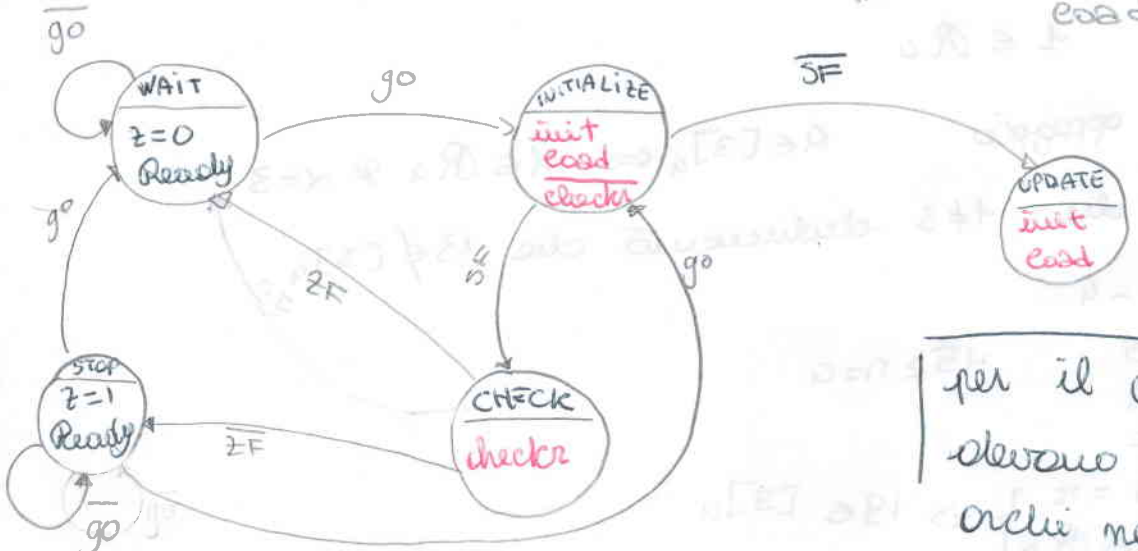
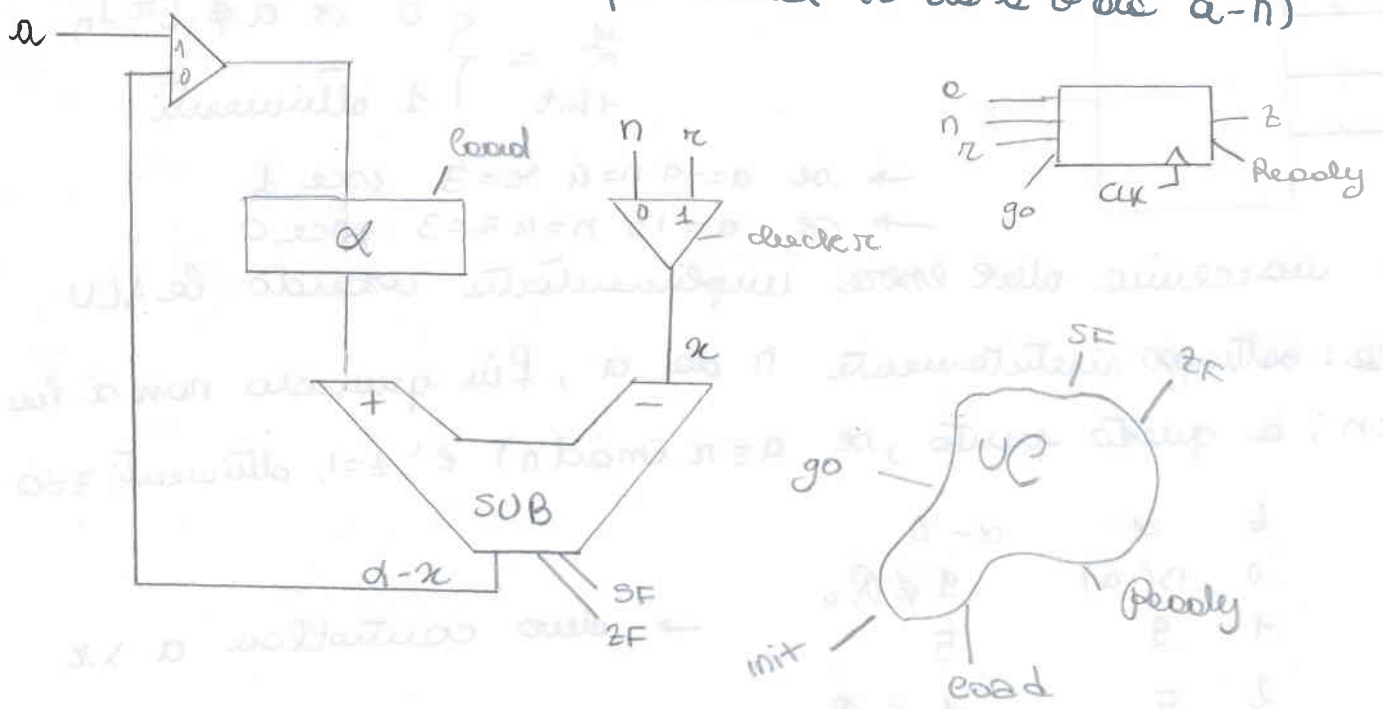
$3 \in \mathbb{R}_4 \Rightarrow 19 \in [3]_4$

Q. Siamo considerando  $a \geq 0$ . Se forse  $a < 0$  dovrai sommare ripetutamente  $n$  per fermarci al punto zero positivo (ciclo  $0 \leq r < n$ ).

```

[inizializzazione] 0.  $a \leftarrow a$ 
[check della condizione di terminazione] 1. if  $(a - n) < 0$  goto 3
[aggiornamento] 2.  $a \leftarrow a - n$ 
                    goto 1
[decisione e terminazione] 3. if  $a - r \leq 0$ 
                             $z = 1$ 
                            else
                                 $z = 0$  ; stop
    
```

- "registro della qesa":
- 1 registro per  $a$  SF (per 1)
  - 1 ALU in configurazione SUB flag ZF (per 0)
  - 1 MUX per selezione input della porte -
  - 1 MUX per load (o da  $a$  o da  $a - n$ )



per il caso  $a < 0$  devono essere aggiunti orchi nell'esterno