



**Figura 14.7** - Metodo di calcolo dell'indirizzo di memoria. Si noti che lo scostamento può essere, a seconda dei casi, di 8 o di 16 bit. L'indirizzo effettivo *Effective Address (EA)* è quello calcolato a monte del contributo del registro di segmento, in base al contenuto dell'istruzione. L'indirizzo fisico (lineare) è ottenuto sommando ad EA l'indirizzo di partenza del segmento, cioè il contenuto del registro di segmento moltiplicato per 16.

Instruction type	byte 1	byte 2	byte 3	byte 4	byte 5	byte 6
AND immediate to register/memory	1000000w	mod 100 r/m	(disp-lo)	(disp-hi)	data	data if w = 1
JE	01110100	IP-inc				
MOV register/memory to/from register	100010dw	mod reg r/m	(disp-lo)	(disp-hi)		
PUSH register	01010reg					

r/m	mod				reg	
	00	01	10	11		
000	BX+SI	BX+SI+D8	BX+SI+D16	AL	AX	000
001	BX+DI	BX+DI+D8	BX+DI+D16	CL	CX	001
010	BP+SI	BP+SI+D8	BP+SI+D16	DL	DX	010
011	BP+DI	BP+DI+D8	BP+DI+D16	BL	BX	011
100	SI	SI+D8	SI+D16	AH	SP	100
101	DI	DI+D8	DI+D16	CH	BP	101
110	D16	BP+D8	BP+D16	DH	SI	110
111	BX	BX+D8	BX+D16	BH	DI	111
				w=0	w=1	

**3086** : Codifica di alcune istruzioni e modi di indirizzamento.